ボード設計者のための

分布定数回路のすべて

7章 有損失線路 追補版

碓井 有三 著

第7章 有損失線路 追補

7.4. 線路損失の顯在化

7.4.1. 長い線路の高速伝送

数 100Mbps までの信号伝送や、ギガビット伝送でも数センチメート ルの短い配線では、線路損失を考える必要はなかったがギガビットを超 える数 10 センチメートル以上の比較的長い配線では線路の損失が顕在 化してくる.

これらの損失が周波数特性を持つために、広い周波数特性を持つデ ータパターンによって、ほとんど減衰しない低速信号は論理振幅一杯に 伝送される一方, 高速信号は大きな減衰を生じる. この結果, 例えば孤 立波を考えると,信号が

到達する前は論理振幅の 片方に飽和していたレベ ルが突然変化するために スレッショールドレベル まで到達しなくなる.図 7.18 はデューティ比を変 化させて損失線路の時間 応答を比較して示したも のであり、アイパターン (eve pattern)と呼ばれる.



図 7.18 デューティ比による時間応答の違い

7.4.2. 線路の損失

図 7.19 に損失のない無損失線路と損失を含む有損失線路の等価回路 を示す. インダクタンス L に直列に表皮効果に起因する抵抗 R が、キャ

パシタンスCに並列に誘電 正接($\tan \delta$)に起因する漏れ コンダクタンスGがそれぞ れ存在する.

式(7.11)や式(7.12)で述 べたとおり. 損失線路上の 信号は、信号が進む方向に $\exp\{-(GZ_0 + R/Z_0)x/2\}$ にしたがって減衰する.

減衰は一般的にデシベ ル(dB)で表す。単位長あた りの減衰量は.





となる. これらの式において、GZ。は誘電損を R/Z。は抵抗損をそれぞ れ表す.

(1) 誘電損

ボードを構成する誘電体の誘電率は、厳密には実数ではなくてわず かな虚数部を含む、このため、分布定数回路を等価回路で表すと、キャ パシタに漏れコンダクタンスが並列に接続された形になる。この漏れコ ンダクタンスGと ωC との比を tan δ (タンデルタ)という. 一般に使用さ れている FR-4 では、 $\tan \delta = 0.02$ であるが、低損失用に 0.005 程度のも

7.4 線路損失の顕在化 3

のも実用化されている.

式(7.36)の右辺第1項が誘電損であり、同式に、log(e)=0.434. $G = \tan \delta \times \omega C$, $Z_0 = \sqrt{L/C}$, $\sqrt{LC} = \sqrt{\varepsilon_r}/c$, $c = 3 \times 10^8 \text{ m/s}$ (% is), を代入すると. 誘電損は.

 $10 \times \log(e) \times GZ_0 = 91 \times \tan \delta \times \sqrt{\varepsilon_r} \times f(\text{GHz}) (\text{dB/m}) \dots (7.37)$

となって $\tan \delta$ と周波数 f とに比例することが分かる.

(2) 抵抗損

7.2 で述べたように、信号の周波数が高くなると、電流は導体の表面 のみを流れる. 導体表面の電流を Ioとすると, 表面からの距離 x におけ る電流 I. は,

$$I_x = I_0 e^{-\sqrt{\frac{\omega \sigma \mu}{2}x}}$$
(7.31)

であったから、パターン厚tまで積分すると全電流が求まる、すなわち、

となる.ここで、

$$d = \sqrt{\frac{2}{\omega \sigma \mu}} \dots (7.32)$$

であったから、式(7.38)は、

 $I = d \times (1 - e^{-t/d}) \times I_0$ (7.39)

となる. 直流電流 Inc は

であるから、高周波における抵抗は、 $R = R_{DC} \times (t/d) / (1 - e^{-t/d})$ (7.41) となるが十分に高い周波数では*t* ≫ *d* とみなせるので. $R \cong R_{DC} \times (t/d) = R_{DC} \times t \times \sqrt{\omega \sigma \mu/2}$ (7.42) となって周波数の平方根に比例する (これを計算して図示したものが 図710であった) したがって、抵抗損は、導体が銅の場合には、

$$10 \times \log(e) \times R_{DC} \times t \times \sqrt{\frac{\omega \sigma \mu}{2}} \times \frac{1}{Z_0} \cong 2.08 \times 10^6 \times \frac{R_{DC}}{Z_0} \times t \times \sqrt{f(\text{GHz})}$$
(7.43)

 $I_{DC} = I \times t \tag{7.40}$

となる.+

て計算し 一般によ る100µm m 厚のパ $\tan \delta = 0.02$ は、3GHz 抗損と誘 クロスす 損は周波 根に比例 電損は周波数に比 図 7.20 ボードの損失

$$10 \times \log(e) \times R_{DC} \times t \times \sqrt{\frac{\omega o \mu}{2}} \times \frac{1}{Z_0} \cong 2.08 \times 10^6 \times \frac{K_{DC}}{Z_0} \times t \times \sqrt{f(\text{GHz})}$$
 (7.43)
なる. +分に高い周波数では抵抗損は周波数の平方根に比例する.
図 7.20 に,式(7.37)および式(7.43)をパターン幅 Wおよび tan δ に対し
計算して示した.
般によく使われ
100 μ m幅,40 μ
厚のパターンで,
 $a \delta = 0.02$ の場合
,3GHz 付近で抵
損と誘電損とが
ロスする.抵抗
は周波数の平方
に比例するが誘

7.4 線路損失の顕在化 5

例するため、このクロスポイント以上では誘電損が急速に顕在化してくる.

7.4.3. パルス波形と帯域

ここでパルス波形の帯域について考える.

任意の波形は、複数の正弦波に分解することができる. これを数学的 に表現したものがフーリエ級数やフーリエ変換である. この分解された 正弦波の周波数は、元の波形の繰り返し周波数とその整数倍ごとに存在 する. さらに、この成分の包絡線は、繰り返し周波数がゼロ(すなわち孤 立波)の周波数特性を表す. 周波数特性の形はパルス幅 *T*_w と立ち上がり 時間 *t*,とによって決まり、繰り返し周期 *T* には依存しない.

図 7.21 にはパルス幅 T_w と立ち上がり時間 t_r とを有する信号の周波数 スペクトルを図示した.このスペクトルの形は, $\sin(\omega T_w/2)/(\omega T_w/2)$ と 立ち上がり時間に依存するスペクトル $\sin(\omega t_r/2)/(\omega t_r/2)$ との積によっ て計算される.図は $t_r = T_w/2$ の場合を示す.



図 7.21 パルス波形の周波数スペクトル

6 <u>第7章 有損失線路 追補</u>

同図では、スペクトルにアナログの信号帯域の考えを導入して、スペクトルが-3dB(0.7 倍)になる点を求めると $f \simeq 0.4/T_W$ となる。例えば 3.125Gbps の転送速度では、 $T_W = 320$ ps であるから $0.4/T_W = 1.25$ GHz である.

7.5. アイパターンの評価

先に述べた信号のデューティ比が変わることによって観測できるア イパターンの評価には、PRBS(Pseudo Random Bit(または Binary)



 $W = 100 \mu m, t = 40 \mu m, l = 20 cm, tan \delta = 0.02, 3.125 Gbps$

図 7.22 PRBS とアイパターン(20cm)



図 7.23 PRBS とアイパターン(50cm)

<u>7.6 対策技術</u> 7 8 <u>第7章 有損失線路 追補</u>



 $W = 100 \mu m, t = 40 \mu m, l = 100 cm, tan \delta = 0.02, 3.125 Gbps$

図 7.24 PRBS とアイパターン(1m)

Sequence:疑似ランダムビット列)を用いることが多い.

図 7.22, 図 7.23 および図 7.24 は 20cm, 50cm および 1m の線長におい て, PRBS 2⁵-1 のパターンに対して左図は時間応答,右図はこれをアイパ ターンとして簡単な解析をしたものである.線長が長くなると,片方の 論理値が続いた後に変化したときのレベルが小さくなって,アイの開口 が狭くなっていくことが分かる.

7.6. 対策技術

広いアイを確保するためには例えば以下の技術がある. (1) エンコード

連続した同一論理を避けるためにエンコードを行う. 代表的なもの に,8B/10B変換があり8ビットデータを10ビットキャラクタに変換する ものである. この結果,2.5Gbpsは3.125Gbpsとなる. このエンコードに よって,同時にクロック埋め込みや誤り検出の役目を果たすことが多い.



 $W = 100 \mu m, t = 40 \mu m, l = 100 cm, tan \delta = 0.02, 3.125 Gbps$

図 7.25 プリエンファシス(20%)

(2) プリエンファシス

同符号が連続した後に異なる符号レベルに遷移する際にレベルを強 調して受信レベルの平準化を図るものである. 図 7.25 は、図 7.24 の PRBS の応答に 20%のプリエンファシスを適用したものである. 信号の 変化時のエッジが強調されてアイが広くなっていることが分かる. エッ ジの強調と同時に、論理振幅を下げることも併用されることが多い.

(3) イコライザ

線路の伝送特性 による高域の減衰を レシーバ側で補正し て、総合的な周波数 特性を平坦にするも のである.図7.26に 示すように、線路の 周波数減衰特性に対 してレシーバ側で高 域を持ち上げること



図 7.26 イコライザの周波数応答

7.7 ギガビット伝送方式 9



図 7.27 イコライザの時間応答

7.7. ギガビット伝送方式

ギガビット伝送に用いられる回路形式と特徴について述べる.

(1) LVDS(Low Voltage Differential Signaling) 図 7.28

電流源ドライバで差動終端. 振幅は 350mV. 消費電力が小さい. 電流 源ドライバのため、容量負荷による負荷端での逆相反射がドライバで全 反射して波形を乱すことがある. ただし,現実の回路は電流源ドライバ ではなくて,整合に近い出力抵抗を有していることが多い.



10 第7章 有損失線路 追補

(2) PECL(Pseudo Emitter Coupled Logic) 🗵 7.29

1970年代から大型機で使用されていた ECL(Emitter Coupled Logic)の 0V/-5.2V の電源を正電圧に変換したもの.電圧源ドライバで振幅は 800mV.電圧源ドライバのため,負荷容量による反射はドライバで逆相 反射を起こして負荷端では信号と同極性の反射波となる.



図 7.29 PECL の等価回路と容量による波形変化

(3) CML(Current Mode Logic) 図 7.30

PECL の出力段のエミッタホロアを次段の入力に移動した形をとる. 近端, 遠端ともに整合終端である. 振幅は 400mV. 整合終端ドライバで あるから, 負荷端での容量反射はドライバで吸収されるため波形乱れが 少ない.



図 7.30 CML の等価回路と容量による波形変化

本書について

本書は、碓井有三著"ボード設計者のための分布定数回路のすべて" 発刊後の技術の進展により、7章が内容的に不十分となったため、その追 補版として発行したものである.本体と一緒に読んでいただきたい.

著者 碓井 有三

参考文献

- (1) 枝, 大石: "GHz 動作のボード設計「距離の壁」を克服へ,"日経エレクトロ ニクス, no.798, pp.118-127, 2001
- (2) 碓井: "ボード上の GHz 動作定量分析が最適な処方箋" 日経エレクトロニクス no.812, pp.107-113, 2002

ボード設計者のための分布定数回路のすべて(追補版)

(本体 2000 年 5 月 31 日 初版 第 1 刷発行)
追補版 2003 年 3 月 13 日 初版 第 1 刷発行
著 者 碓 井 有 三
URL http://home.wondernet.ne.jp/~usuiy
E-Mail usuiy@wondernet.ne.jp
発行者 碓 井 有 三

©USUI, Yuzo 2003 Printed in Japan

本書の内容を著者に無断で複写複製することを禁じます